

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2005 年 2 月 3 日 (03.02.2005)

PCT

(10) 国際公開番号
WO 2005/011096 A1

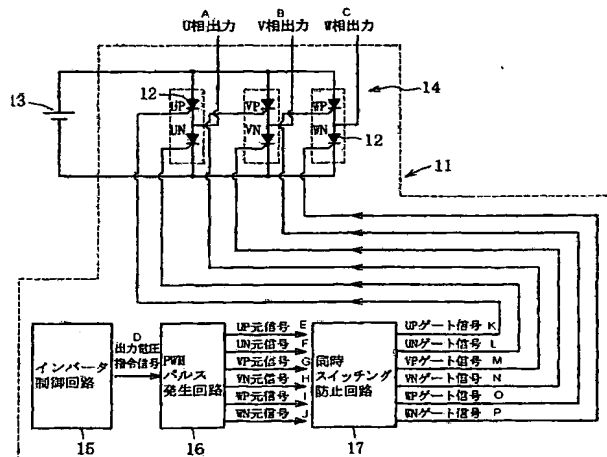
- (51) 国際特許分類: H02M 7/48
- (21) 国際出願番号: PCT/JP2004/010897
- (22) 国際出願日: 2004 年 7 月 23 日 (23.07.2004)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願2003-279312 2003 年 7 月 24 日 (24.07.2003) JP
- (71) 出願人 (米国を除く全ての指定国について): 関西電力株式会社 (THE KANSAI ELECTRIC POWER CO., INC.) [JP/JP]; 〒530-8270 大阪府 大阪市 北区中之島 3 丁目 3 番 2 2 号 Osaka (JP). 日新電機株式会社 (NISSIN ELECTRIC CO., LTD.) [JP/JP]; 〒615-8686 京都府 京都市 右京区梅津高畝町 4 7 番地 Kyoto (JP).

- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 菅原 良孝 (SUGAWARA, Yoshitaka) [JP/JP]; 〒530-8270 大阪府 大阪市 北区中之島 3 丁目 3 番 2 2 号 関西電力株式会社内 Osaka (JP). 浅野 勝則 (ASANO, Katsunori) [JP/JP]; 〒530-8270 大阪府 大阪市 北区中之島 3 丁目 3 番 2 2 号 関西電力株式会社内 Osaka (JP). 松川 満 (MATSUKAWA, Mitsuru) [JP/JP]; 〒615-8686 京都府 京都市 右京区梅津高畝町 4 7 番地 日新電機株式会社内 Kyoto (JP). 荻輪 義文 (MINOWA, Yoshifumi) [JP/JP]; 〒615-8686 京都府 京都市 右京区梅津高畝町 4 7 番地 日新電機株式会社内 Kyoto (JP). 志方 俊彦 (SHIKATA, Toshihiko) [JP/JP]; 〒615-8686 京都府 京都市 右京区梅津高畝町 4 7 番地 日新電機株式会社内 Kyoto (JP).
- (74) 代理人: 内藤 照雄 (NAITO, Teruo); 〒107-6012 東京都 港区 赤坂一丁目 1 2 番 3 2 号 アーク森ビル 1 2 階 信栄特許事務所 Tokyo (JP).

[続葉有]

(54) Title: INVERTER APPARATUS

(54) 発明の名称: インバータ装置



A.. U-PHASE OUTPUT
B.. V-PHASE OUTPUT
C.. W-PHASE OUTPUT
D.. OUTPUT VOLTAGE COMMAND SIGNAL
E.. UP ORIGINAL SIGNAL
F.. UN ORIGINAL SIGNAL
G.. VP ORIGINAL SIGNAL
H.. VN ORIGINAL SIGNAL

I.. WP ORIGINAL SIGNAL
J.. WN ORIGINAL SIGNAL
17.. SIMULTANEOUS SWITCHING PREVENTION CIRCUIT
K.. UP GATE SIGNAL
L.. UN GATE SIGNAL
M.. VP GATE SIGNAL
N.. VN GATE SIGNAL
O.. WP GATE SIGNAL
P.. WN GATE SIGNAL

(57) Abstract: Any potential variation is prevented from occurring during a turn-off interval of a GTO element, thereby ensuring the execution of a turn-on of the GTO element so as to stabilize the gate drawn current. In an inverter apparatus (11) having a three-phase inverter (14) in which pairs of GTO elements (UP, UN, VP, VN, WP, WN) are bridge-configured so as to perform an AC conversion of the supply voltage of a DC power supply (13), an inverter control part is provided with such a simultaneous-switching prevention function that if, during a predetermined interval following an off-operation of any one of the GTO elements, for example, a GTO element (UP), there occur on-demand signals of GTO elements (VN, WN) of the other phases that are anti-poles of the GTO element (UP), then the on-operations of the other-phase GTO elements (VN, WN) are delayed by the predetermined interval.

[続葉有]